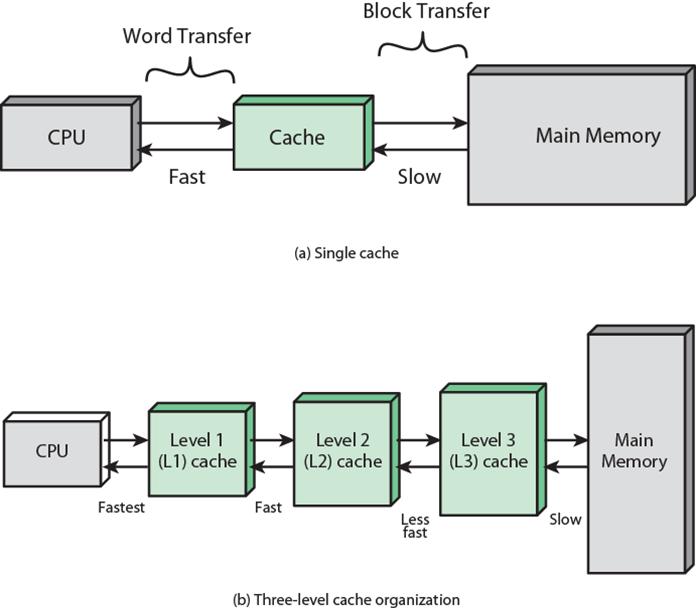
**REMIDI UTS**

**SISTEM MANAJEMEN BASIS DATA**

Pengantar :

Remidi UTS Sistem Manajemen Basis Data



Posisi Cache (L1, L2, L3) Dalam Komputer

**Dosen Pengampu : Bana Handaga, Dr. Ir, M.T.**

**Disusun Oleh :**

**Nama : Dwi Arianto Adi Nugroho**

**NIM : L200150124**

**Jurusan : Teknik Informatika**

**PROGRAM STUDI TEKNIK INFORMATIKA**

FAKULTAS KOMUNIKASI DAN INFORMATIKA

UNIVERSITAS MUHAMMADIYAH SURAKARTA

2017

1. **Sejarah komputer, (a) Siapakah yang memulai membuat komputer? (2%) (b) kapan mulainya seleai setelah berapa tahun? (3%) (c) Apa nama universitasnya? (5%)**

Jawab :

1. Yang membuat komputer untuk pertama kalinya adalah Prof. Mauchly dan muridnya Ecket
2. Pembuatan komputer tersebut dimulai pada tahun 1943 dan baru selesai pada tahun 1946
3. Nama universtasnya adalah University of Pennsylvania Advance Student
4. **Apa perubahan yang diciptakan oleh Von Numman dalam dunia komputer? (10%)**

Jawab :

1. Adanya ide untuk menyimpan program / memory
2. Memory digunakan untuk program / aplikasi dan data
3. ALU (Aritmatik Logic Unit / Processor) bekerja dengan angka binary
4. Adanya bagian unit Kontrol untuk mengatur kode program yang akan dieksekusi
5. Ada unit Input/Output yang dikendalikan oleh unit Kontrol
6. Dibuat di Princeton Institute for Advance Studies (IAS)
7. **Apa yang dimaksud program dalam komputer? (10%)**

Jawab :

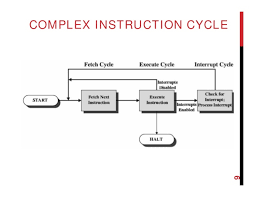
Program dalam komputer adalah serangkaian instruksi yang ditulis untuk melakukan suatu fungsi spesifik pada komputer, Terdiri atas urutan langkah, Pada setiap langkah dilakukan operasi aritmatika atau logika, Pada setiap operasi diperlukan sinyal kontrol yang berbeda

1. **Sebutkan beberapa register utama dalam sebuah processor dan jelaskan fungsinya (10%)**

Jawab :

1. Control unit (CPU), bertugas sebagai pengendali / kontrol pusat dan mengaturnya. Control unit juga berhubungan dengan ALU, contohnya saja instruksi yang di seleksi oleh Control unit (aritmetika dan fungsi logika) akan dikirim ke ALU.
2. ALU (Arithmetic and logical), ini mempunyai fungsi dengan instruksi program yaitu melakukan proses perhitungan atau logika dan algoritma.
3. Register berfungsi sebagai tempat penyimpanan yang akan di proses yaitu dari RAM kepada register lalu dari register akan di proses.
4. **Gambarkan blok rangkaian dasar komputer dan terangkan proses komputer dalam mengeksekusi program! (instruction cycle) (10%)**

Jawab :



Cara kerja:

1. Sebelum processor mengeksekusi perintah berikutnya, terlebih dahulu akan memeriksa keberadaan interrupt (ditunjukkan dengan adanya sinyal Interupt)
2. Jika tidak ada sinyal interrupt processor akan melanjutkan pekerjaan untuk memproses Fetch Cycle.
3. Jika ada sinyal interrupt, maka prosessor akan melakukan hal2 berikut:
4. Menghentikan sementara eksekusi proses saat ini.
5. Menyimpan variabel situasi saat ini (save contex)
6. Mengatur PC (Program Counter) untuk menunjuk ke lokasi program layanan interrupt
7. Memproses interrupt
8. Melanjutkan proses yang terhenti sebelum terjadi interrupt
9. **Sebutkan empat proses utama yang mungkin terjadi ketika komputer menjalankan kode program (instruction set)! (10%)**

Jawab :

1. Data processing : Arithmetic dan Logic Instructions.
2. Data Storage : Memory Instructions.
3. Data Movement : I/O Instructions.
4. Control : Test and branch instructions.
5. **Jelaskan cara kerja keyboard! (jelaskan proses pengolahan data mulai dari user menekan tombol sampai huruf ditampilkan di layar)! (10%)**

Jawab :

Keyboard komputer bekerja pada saat kita menekan tombol kemudian di bawah tombo; tersebut terdapat chip yang akan mentransmisikan sinyal kepada unit proses komputer, sinyal yang ditransmisikan berbentuk kode biner dank ode biner tersebut akan diproses oleh unit proses komputer kemudian kode biner tersebut akan ditampilkan pada unit output monitor menjadi tampilan asli yang berbentuk huruf, angka atau perintah untuk menjalakankan sebuah program komputer.

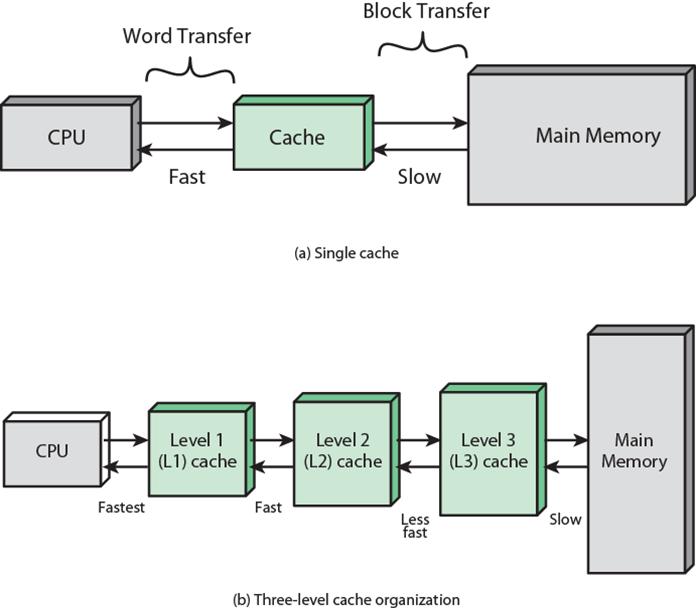
1. **Apa fungsi cache dalam komputer? (10%)**

Jawab :

Sebagai tempat penyimpanan data sementara atau intruksi yang diperlukan oleh prosesor. Cara kerjanya adalah dengan menyimpan data atau instruksi yang sering diakses oleh buffer untuk mempercepat akses data pada komputer sehingga meringankan kerja processor

1. **Gambarkan posisi cache (L1, L2, L3) dalam komputer dan jelaskan cara kerjanya! (10%)**

Jawab :



Cara kerja :

1. CPU meminta data/instruksi dari lokasi memory (main Memory)
2. Memeriksa apakah data/instruksi sudah ada di dalam cache (biasanya dilakukan secara hardware)
3. Jika data / Instruksi sudah ada dalam cache ambil dari cache. (lebih cepat)
4. Jika belum ada di dalam cache, membaca blok memory (terkecil 4 byte) untuk dipindahkan ke dalam cache
5. Kirimkan data/instruksi dari cache ke CPU
6. Cache akan menyimpan data tambahan berupa tags untuk identifikasi lokasi blok memory
7. **Apa perbedaan antara statik dan dinamik RAM, berikan contoh penggunaan dari masing-masing jenis memory tersebut ?(10%)**

Jawab :

Perbedaan static RAM dan dinamik RAM ada 4 :

1. RAM dinamik disusun oleh sel-sel yang menyimpan data sebagai muatan listrik pada kapasitor. Keberadaan dan ketidakberadaan pada kapasitor diinterpretasikan sebagai bilangan biner. Sedangkan pada SRAM atau RAM statik, nilai-nilai biner biner dengan menggunakan konfigurasi gerbang-gerbang logika flip-flop tradisional
2. Walaupun sama-sama volatile, Pada DRAM, karena kapasitor memiliki kecenderungan alami mengosongkan muatan, maka DRAM memerlukan pengisian listrik secara periodik untuk memelihara data. Sedangkan pada SRAM, SRAM akan menampung data sepanjang disediakan daya listrik disediakan untuknya.
3. DRAM adalah memori ini secara struktural sangat sederhana (untuk setiap bitnya menghendaki sebuah transistor dan sebuah kapasitor) bila bandingkan dengan SRAM yang menghendaki enam transistor untuk setiap bitnya
4. SRAM lebih sering digunakan sebagai cache memory karena umumnya SRAM ini lebih cepat dibanding DRAM. Sedangkan DRAM sendiri cocok digunakan untuk kebutuhan memori yang besar.

Static RAM : Main memory / DDR

Dinamik RAM : Cache memory